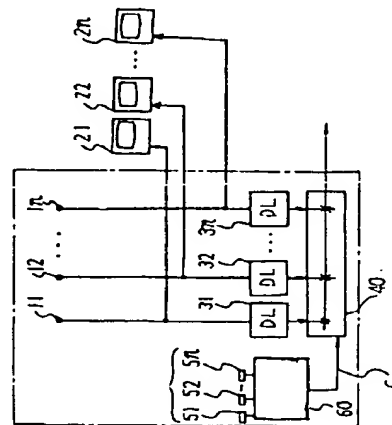


**(54) VIDEO ADJUSTMENT DEVICE**

(11) 4-248776 (A) (43) 4.9.1992 (19) JP  
 (21) Appl. No. 3-14118 (22) 5.2.1991  
 (71) NEC CORP (72) TAKAO TANNO  
 (51) Int. Cl.<sup>5</sup> H04N5/268, H04H7/00, H04N5/222

**PURPOSE:** To obtain the result of adjustment intended by the operator by devising the device such that a relevant raw video signal is switchingly outputted in a timing coincident with an input raw video signal when the operator depresses a selection button.

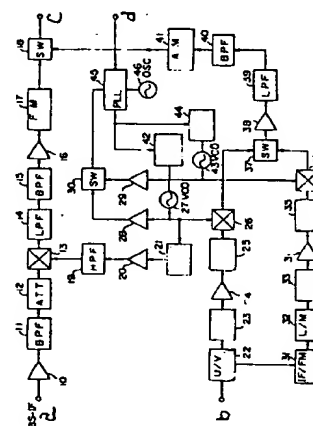
**CONSTITUTION:** Delay circuits 31-3n are provided for plural raw video signals inputted to input terminals 11-in. When selection buttons 51-5n corresponding to raw video signals are depressed, a switching control circuit 60 sends a switching signal C. A video changeover circuit 40 selects a raw video signal corresponding to the switching signal C and outputs the result. The delay time of the delay circuits 31-3n is set to a time till the video changeover circuit 40 selects and outputs the relevant raw video signal after the operator monitors display devices 21-2n and depresses one of selection buttons 51-5n.

**(54) TUNER FOR TELEVISION RECEIVER**

(11) 4-248777 (A) (43) 4.9.1992 (19) JP  
 (21) Appl. No. 3-14443 (22) 5.2.1991  
 (71) TOSHIBA CORP (72) KATSUZO AMANO  
 (51) Int. Cl.<sup>5</sup> H04N5/44

**PURPOSE:** To make the device small and to reduce the cost by using components in common between a BS tuner and a VHF/UHF tuner in a BS tuner built-in television receiver.

**CONSTITUTION:** A signal outputted from a VCO 27 used for a PLL section of a UHF tuner is inputted to a multiple circuit 21. An output signal of the VCO 27 in the multiply circuit is doubled and the result is inputted to a mixer 13. Thus, a VCO, a PLL circuit, an OSC and a prescaler having been required for a conventional BS tuner are saved.



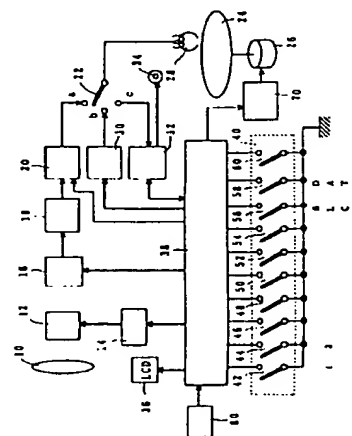
10,16,20,24,28,29,34,38: amplifier, 13: mixer, 17: FM detector, 22: U/V branching device, 23,25,33,35,42,44: tank circuit, 26,36: mixer, 31: IF/FM tap, 32: L/M trap, 11: AM detector, 45: PLL circuit, a: BS-IF signal, b: antenna reception signal, c: demodulation signal, d: channel selection signal

**(54) PICTURE RECORDING DEVICE**

(11) 4-248778 (A) (43) 4.9.1992 (19) JP  
 (21) Appl. No. 3-14486 (22) 5.2.1991  
 (71) CANON INC (72) NOBUO FUKUSHIMA(1)  
 (51) Int. Cl.<sup>5</sup> H04N5/781, H04N5/225, H04N5/278, H04N5/907

**PURPOSE:** To quicken a consecutive shot speed by reading date and time information of a first page of consecutive shot from a clock circuit and obtaining the date and time information of 2nd and succeeding pages by the internal calculation.

**CONSTITUTION:** The recording device is provided with a clock circuit outputting a date and time data, and in the consecutive recording mode in which a picture is recorded onto a recording medium at a prescribed interval, a date time data of a clock circuit is read for a 1st page and required date time information is obtained for 2nd and succeeding pages from the data read for the 1st page. That is, when the usual recording mode is set by the operation of a recording switch 46 and a switch 44 is closed in this state, the recording to a magnetic disk 24 of a pickup picture is implemented. When the mode switch 54 is operated, the mode is changed from the usual pickup mode into the consecutive shot mode, and when the switch 44 is closed in this state, the recording of the pickup picture onto the magnetic disk 24 is continuously implemented for that time. Thus, an output of the clock circuit is read once for the 1st page of consecutive shot.



12: shutter, 14: drive, 16: image pickup element, 18: process, 20: recording, 30: erasure, 32: reproduction, 38: system control, 42: 1st release, 48: reproduction, 50: UP, 52: DOWN, 54: mode, 60: flash, 70: motor drive, 80: clock

**BEST AVAILABLE COPY**

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平4-248776

(43) 公開日 平成4年(1992)9月4日

(51) Int.Cl. <sup>5</sup>	識別記号	庁内整理番号	F I	技術表示箇所
H 0 4 N 5/288		9187-5C		
H 0 4 H 7/00		6942-5K		
H 0 4 N 5/222	Z	9187-5C		

審査請求 未請求 請求項の数 1 (全 3 頁)

(21) 出願番号 特願平3-14118

(22) 出願日 平成3年(1991)2月5日

(71) 出願人 000004237

日本電気株式会社  
東京都港区芝五丁目7番1号

(72) 発明者 丹野 宇雄

東京都港区芝五丁目7番1号日本電気株式  
会社内

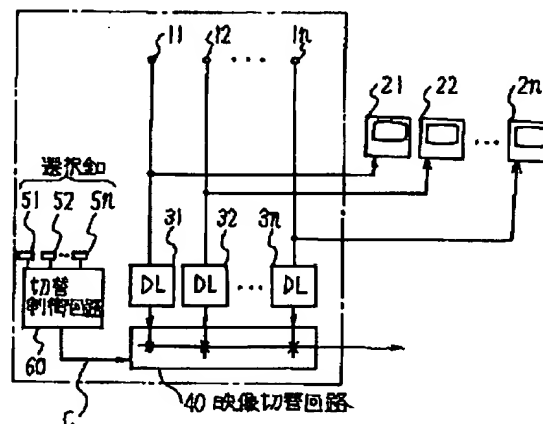
(74) 代理人 弁理士 内原 晋

(54) 【発明の名称】 映像調整装置

(57) 【要約】

【構成】 入力端子11~1nに入力する複数の素材映像信号に対してそれぞれ遅延回路31~3nを設ける。各素材映像信号に対応する選択鈕51~5nが押下されると切替制御回路60は切替信号Cを送出する。映像切替回路40は切替信号Cに応じて該当する素材映像信号を選択し切替えて出力する。遅延回路31~3nの遅延時間は、オペレータがディスプレイ21~2nをモニタして選択鈕51~5nの内1つを押下した後、映像切替回路40が該当する素材映像信号を切替えて出力するまでの時間に設定する。

【効果】 オペレータが選択鈕を押下した時点の入力素材映像信号と一致するタイミングで該当する素材映像信号を切替えて出力することができるので、オペレータが意図する調整結果が得られる。



1

## 【特許請求の範囲】

【請求項1】 入力する複数の素材映像信号の内一つを選択鈕の押下によって選択し切替えて出力する映像調整装置において、前記複数の素材映像信号のそれぞれにあらかじめ設定された遅延時間を与える複数の遅延回路と、この複数の遅延回路が出力する素材映像信号の内1つを切替信号に応じて選択的に切替えて出力する切替回路と、前記複数の素材映像信号に対応して設けられた前記選択鈕の押下に応じて前記切替信号を生成し出力する切替制御回路とを備え、前記遅延回路の遅延時間は、前記選択鈕が押下された後前記切替回路が該当する素材映像信号を切替えて出力するまでの時間に設定したことを特徴とする映像調整装置。

## 【発明の詳細な説明】

## 【0001】

【産業上の利用分野】本発明は映像調整装置に関し、特に入力する複数の素材映像信号の内一つを選択鈕の押下によって選択し切替えて出力する映像調整装置に関する。

## 【0002】

【従来の技術】一般に映像調整作業においては、オペレータが時々刻々変化していく複数の入力素材映像の表情、説得力あるいは臨場感等をモニタし、「ここだ」と思った素材映像を直感的に捉えて選択鈕を押下し切替えている。従来の映像調整装置は、このような操作を行うために、横一列に配置されたディスプレイに複数の入力素材映像を表示し、オペレータはこれをモニタし、ディスプレイと対応して配置された操作パネル上の選択鈕を選択して素材映像の切替えを行っている。

## 【0003】

【発明が解決しようとする課題】上述した従来の映像調整装置の制御回路には、近年複数のマイクロコンピュータが使用され、制御のための情報処理機能の分散化、ネットワーク化が行われている。このため、オペレータがディスプレイ上の入力素材映像画面をモニタして、「ここだ」と思って選択鈕を押下しても、該当する素材映像信号に実際に切替わるまでに時間がかかりタイミングがずれるので、オペレータが意図する調整結果が得られないという問題点がある。

【0004】本発明の目的は、オペレータの操作と該当する素材映像信号の切替えタイミングとが一致し、オペレータが意図する調整結果が得られる映像調整装置を提供することにある。

## 【0005】

【課題を解決するための手段】本発明の映像調整装置は、入力する複数の素材映像信号の内一つを選択鈕の押下によって選択し切替えて出力する映像調整装置において、前記複数の素材映像信号のそれぞれにあらかじめ設定された遅延時間を与える複数の遅延回路と、この複数の

2

の遅延回路が出力する素材映像信号の内1つを切替信号に応じて選択的に切替えて出力する切替回路と、前記複数の素材映像信号に対応して設けられた前記選択鈕の押下に応じて前記切替信号を生成し出力する切替制御回路とを備え、前記遅延回路の遅延時間は、前記選択鈕が押下された後前記切替回路が該当する素材映像信号を切替えて出力するまでの時間に設定して構成されている。

## 【0006】

【実施例】次に本発明について図面を参照して説明する。

【0007】図1は本発明の一実施例を示すブロック図であり、入力端子11～1nに入力する素材映像信号の画像を、ディスプレイ21～2nにそれぞれ表示している状態を示している。オペレータはディスプレイ21～2nにそれぞれ表示された素材映像をモニタし、選択鈕51～5nの内1つを押下して所望の素材映像信号を選択して切替える。切替制御回路60は、選択鈕51～5nの押下に応じて切替信号Cを生成し映像切替回路40を制御し、オペレータが押下した選択鈕に対応する素材映像信号を選択して出力する。

【0008】一方、入力端子11～1nに入力した素材映像信号は、それぞれ遅延回路31～3nによって、あらかじめ設定された遅延時間だけ遅延して映像切替回路40に入力している。この遅延時間は、オペレータが選択鈕を押下してから、選択された素材映像信号が映像切替回路40によって切替えられて実際に出力されるまでの時間に設定される。従って、オペレータが選択鈕51～5nを押下した時点の素材映像信号と一致したタイミングで、映像切替回路40から該当する素材映像信号を出力させることができる。

## 【0009】

【発明の効果】以上説明したように本発明の映像調整装置は、入力する複数の素材映像信号に対してそれぞれ遅延回路を設け、各素材映像信号に対応する選択鈕が押下された後、映像切替回路が該当する素材映像信号を切替えて出力するまでの時間に等しい遅延時間を各素材映像信号にそれぞれ与えることにより、オペレータが入力する複数の素材映像信号の内1つを選択して選択鈕を押下した時点の素材映像信号と一致するタイミングで、該当する素材映像信号を切替えて出力することができ、オペレータが意図する調整結果が得られる。

## 【図面の簡単な説明】

【図1】本発明の一実施例を示すブロック図である。

## 【符号の説明】

31～3n	遅延回路
40	映像切替回路
51～5n	選択鈕
60	切替制御回路
C	切替信号

【図1】

